

УКРАЇНА



ПАТЕНТ

НА КОРИСНУ МОДЕЛЬ

№ 159081

АВТОМАТИЗОВАНА СИСТЕМА ПРОВЕДЕННЯ
БАГАТОФАКТОРНОГО ЕКСПЕРИМЕНТУ

Видано відповідно до Закону України "Про охорону прав на винаходи і корисні моделі".

Зареєстровано в Державному реєстрі України корисних моделей
23.04.2025.

Директор
Державної організації «Український
національний офіс інтелектуальної
власності та інновацій»



О.П. Орлюк

(21) Номер заявки: **u 2024 04474**
(22) Дата подання заявки: **16.09.2024**
(24) Дата, з якої є чинними права інтелектуальної власності: **24.04.2025**
(46) Дата публікації відомостей про державну реєстрацію та номер Бюлетеня: **23.04.2025, Бюл. № 17**

(72) Винахідники:
Костенко Олена Михайлівна, UA,
Кошовий Микола Дмитрович, UA,
Кошовий Олег Миколайович, UA,
Павлик Ганна Володимирівна, UA

(73) Володілець:
ПОЛТАВСЬКИЙ ДЕРЖАВНИЙ АГРАРНИЙ УНІВЕРСИТЕТ,
вул. Сковороди, 1/3, м.
Полтава, 36003, UA

(54) Назва корисної моделі:

АВТОМАТИЗОВАНА СИСТЕМА ПРОВЕДЕННЯ БАГАТОФАКТОРНОГО ЕКСПЕРИМЕНТУ

(57) Формула корисної моделі:

Автоматизована система проведення багатофакторного експерименту, що містить суматор, два блоки пам'яті, блок допускового контролю, керуючий вхід, виходи значень рівнів факторів, входи номера варіанта, блок керування, дві групи інформаційних виходів, перетворювач, блок датчиків, причому входи номера варіанта з'єднані з першою групою входів суматора, виходи якого з'єднані з входами першого блока пам'яті, виходи першого блока пам'яті з'єднані з виходами значень рівнів факторів, керуючий вхід з'єднаний з першим входом блока керування, перша група виходів блока керування з'єднана з другою групою входів суматора, друга група виходів блока керування з'єднана з першою групою інформаційних виходів, виходи першого блока пам'яті з'єднані з входами перетворювача, блок датчиків з'єднаний з другою групою входів блока допускового контролю, виходи якого з'єднані з другою групою входів блока керування, виходи суматора з'єднані з входами другого блока пам'яті, виходи якого з'єднані з першою групою входів блока допускового контролю, виходи перетворювача з'єднані з другою групою інформаційних виходів, яка **відрізняється** тим, що містить третій блок пам'яті та третю групу інформаційних виходів, причому виходи блока допускового контролю з'єднані з входами третього блока пам'яті, перша група інформаційних виходів з'єднана з адресними входами третього блока пам'яті, виходи якого з'єднані з третьою групою інформаційних виходів.

(11) 159081